



## Приглашение на онлайн тренинг (лекции)

Tuesday Sept 22. 2020

Basic Oscilloscope Fundamental Days

10:00 - 14:30 CEST

DAY 1 Register - [here](#)

Wednesday Sept 23. 2020

Basic Oscilloscope Fundamental Days

10:00 - 14:30 CEST

DAY 2 Register - [here](#)

Компания **Rohde & Schwarz** и партнеры с большим удовольствием приглашает Вас и Ваших коллег :

2-х дневный образовательный онлайн тренинг Oscilloscope Fundamental с возможностью напрямую задать свои вопросы экспертам компании R&S и компаний-партнеров. **Внимание: на английском языке !**

Осциллографы широко признаны в качестве основного инструмента, который необходим каждому инженеру в области электроники на рабочем столе, и используются в самых различных отраслях промышленности и в различных областях применения.

Для кого это мероприятие?

**Во-первых для инженеров**, студентов технических специальностей и преподавателей, которым интересно обновить свои базовые знания по осциллографии, узнать что-то новое, послушать опыт коллег из других стран. **Во-вторых для всех изучающих английский язык**, кому было бы интересно попрактиковаться в понимании лекций на английском.

*Мероприятие будет проходить одновременно на английском, немецком и французском языках.*

*Для каждого из языков - отдельная регистрация.*

Темы по дням :

**Day 1 22 сентября 2020:**

Основы осциллографии, внимательное рассмотрение принципов работы, особенностей конструкции и важных параметров при подборе правильной конфигурации осциллографа и пробников под Вашу задачу.

**Day 2 23 сентября 2020:**

Представление различных осциллографических тестов в современных разработках электронных устройств: влияние питания и целостности сигнала на разрабатываемое устройство; разработка источников питания; условия распространения сигнала в разрабатываемом устройстве; использование осциллографа для быстрого поиска причины ЭМП (электромагнитной помехи); подтверждение того, что устройство разработано без ошибок в несколько этапов: от начального макетирования до финального этапа получения опытного образца разрабатываемого устройства.